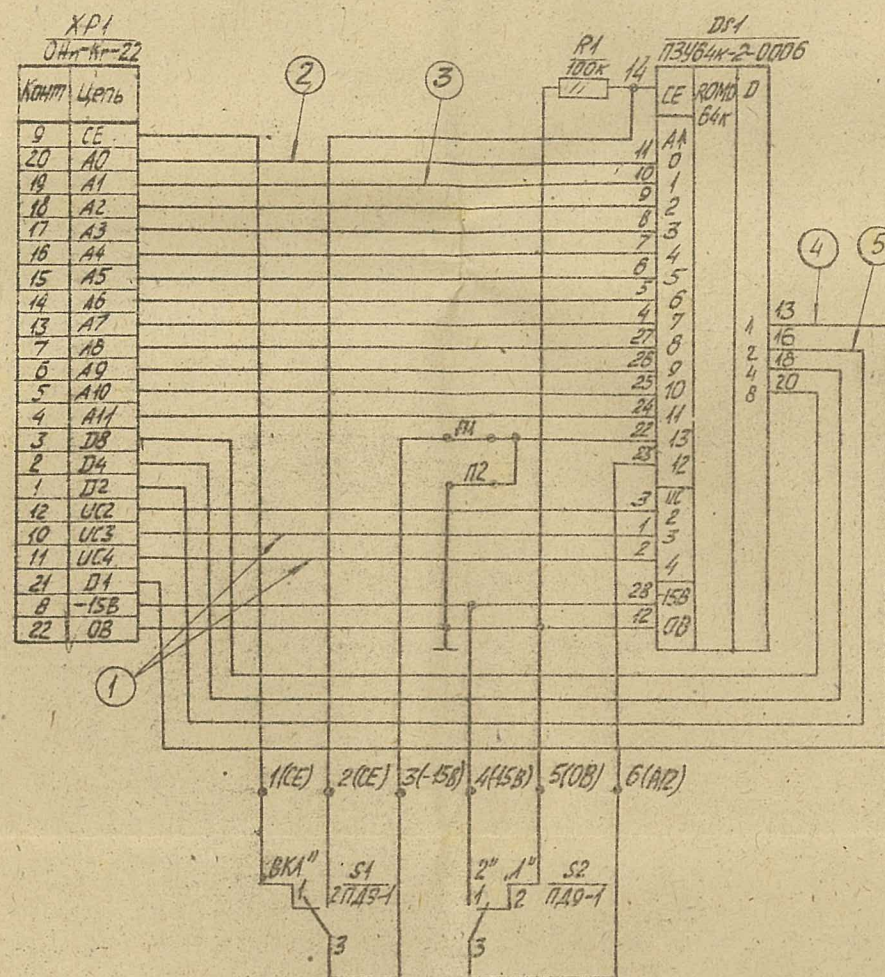
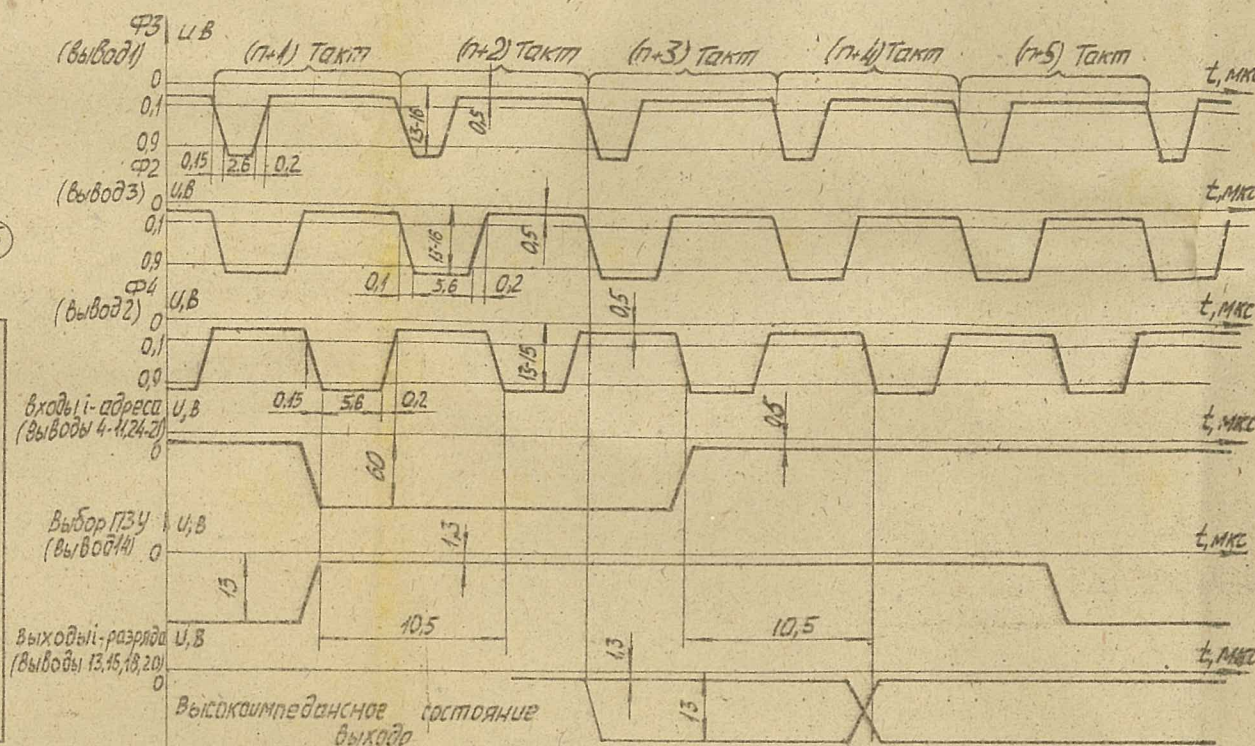


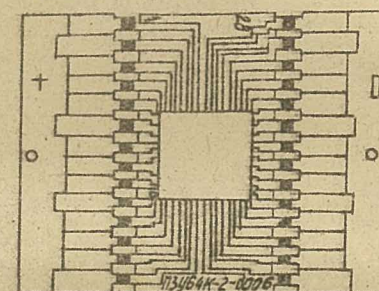
Схема электрическая принципиальная блока расширения памяти "Электроника БЭТ-4"



Временная диаграмма работы ПЗУ DS1



ПРИЛОЖЕНИЕ 1
Общий вид и обозначение выводов ПЗУ DS1



Цоколевка вилки ХР1



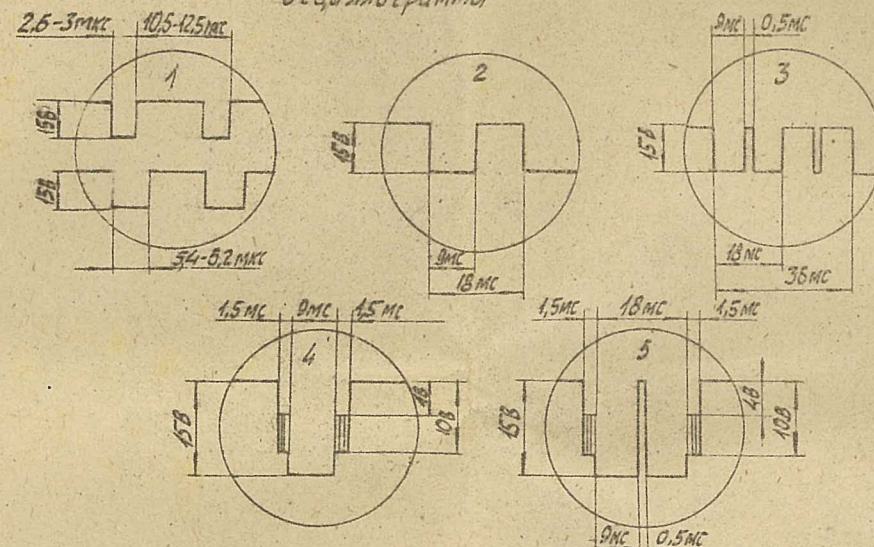
Функциональное назначение выводов ПЗУ DS1

ПЗУ 64К-2-0006							
№ вывода	Обозначение сигнала по схеме	№ сигнала по схеме	Функциональное назначение выводов	№ вывода	Обозначение сигнала по схеме	Функциональное назначение выводов	
1	UC3	1	Разряды сигнала импульсного питания ПЗУ	15	D1	Вывод не используется	
2	UC4	1		16	D2	5	Данные адреса разряда 2
3	UC2	1		17	D2	-	Вывод не используется
4	A7	3		18	D4	5	Данные адреса разряда 4
5	A6	3		19	D4	-	Вывод не используется
6	A5	3	Адресные входы	20	D8	5	Данные адреса разряда 8
7	A4	3		21	D8	-	Вывод не используется
8	A3	3		22	A13	-	
9	A2	3		23	A12	-	
10	A1	3		24	A11	3	
11	A0	2		25	A10	3	Адресные входы
12	0B	-	Корпус	26	A9	3	
13	D1	4	Данные адреса разряда 1	27	A8	3	
14	CE		Сигнал выбора ПЗУ	28	-15B	-	Напряжение питания ПЗУ

Примечания:

1. Схема изображена во включенном состоянии: резистор R1 типа МПТ-0,125
2. Переключки П1, П2 устанавливаются в зависимости от выбора необходимой части памяти ПЗУ
3. Все измерения проведены при напряжении питания равном минус 15В, относительно корпуса (1)
4. Допуск на значения напряжений, кроме оговоренного, $\pm 10\%$ от номинального значения.
5. Осциллограммы 2-5 сняты при считывании информации и нажатой клавише обмена [↔] на клавиатура микрокалькулятора.

Осциллограммы



1. Сигналы фаз Ф2-Ф4 импульсного питания ПЗУ DS1 (контакты 10, 11 вилки ХР1)
2. Адресный сигнал A0 (контакт 20 вилки ХР1)
3. Адресный сигнал A1 (контакт 19 вилки ХР1)
4. Сигнал данных при считывании 1 бита информации (контакт 21 вилки ХР1)
5. Сигнал данных при считывании 2 бит информации (контакты вилки ХР1)